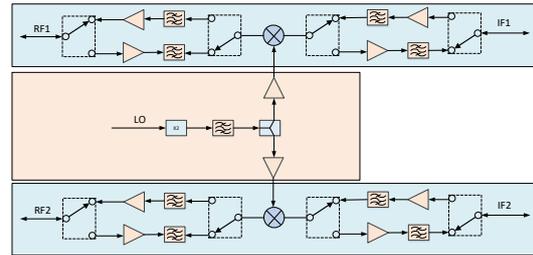


性能特点

- 射频频率范围：25GHz~27GHz
- 中频频率范围：4.0GHz±150MHz
- 本振频率范围：10GHz~12GHz
- 发射饱和输出功率：10dBm
- 接收增益：7dB
- 模组尺寸：21mm×16mm×3.9mm
(不含球)

原理框图



产品简介

UDMM-K-2-01 是 K 波段表面安装双通道收发变频模组，采用 BGA 封装形式，外壳选用陶瓷基板，围框和盖板采用金属材料，实现顶部和底部同时散热，并且解决电磁兼容问题。模组在尺寸为 21mm×16mm×3.9mm（不含球）、重量约为 5g 的基础上，包含收发变频、放大、滤波和中频切换等功能，具备高集成度、小尺寸、通道一致性好等优点。此外该系列模组可以通过更换或增删内部元器件实现工作频率、增益、输出 P₁ 等指标的重构设计来满足不同用户的使用需求。

电参数

(TA=+25°C, V_{cc}=+5V, V_{ee}=-5V)

参数名称	最小值	典型值	最大值	单位	备注	
射频频率	25		27	GHz		
本振频率	10		12	GHz		
中频频率	3.85		4.15	GHz		
本振输入功率	3	4	5	dBm		
接收通道	增益		7	dB		
	噪声系数		11	dB		
	输出 P ₁		-11	dBm		
	镜像抑制		40	dBc		
	杂散抑制		60	dBc	@DC~8GHz	
	V _{cc} 工作电流			400	mA	
V _{ee} 工作电流			20	mA		
发射通道	饱和输出功率		10	dBm	输入功率≥-10dBm	
	本振抑制		45	dBc		
	杂散抑制		60	dBc		
	通道间隔离度		30	dB		
	V _{cc} 工作电流			550	mA	
	V _{ee} 工作电流			20	mA	

使用限制参数

参数	符号	最小值	最大值
工作电压 1	V _{ee}	-6V	0
工作电压 2	V _{cc}	0	+5.5V
控制电压 (TRL/TRR/TRT)	V _{ctrl}	0	+5.5V

输入功率 (RF1/IF1/RF2/IF2/LO)	P_{in}		+15dBm
工作温度	T_c	-45°C	+85°C
储存温度	T_{stg}	-55°C	+125°C

模组控制真值表

模组控制说明:

- 1、接收通道工作时, 先将 TRT 置为低电平, 再将 TRL 置为高电平, 最后将 TRR 置为高电平;
- 2、发射通道工作时, 先将 TRR 置为低电平, 再将 TRL 置为高电平, 最后将 TRT 置为高电平;

注: 以上工作方式指双通道同时工作。

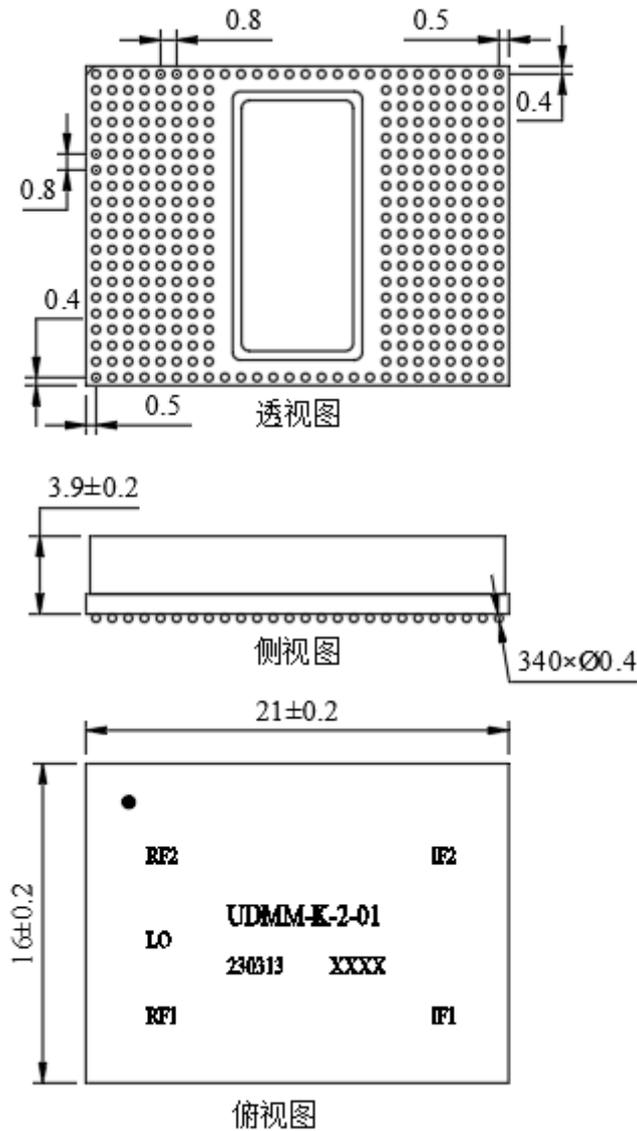
TRL	TRT	TRR	工作状态
1	0	1	接收通道工作
1	1	0	发射通道工作
x	0	0	接收和发射通道都不工作
0	x	x	
x	1	1	禁止使用此种状态

注 1: TRL 为高电平, 本振工作, TRL 为低电平, 本振不工作;

注 2: 逻辑关系真值表中, “0”指 0V, “1”指+5V, “x”指 0 或者 1;

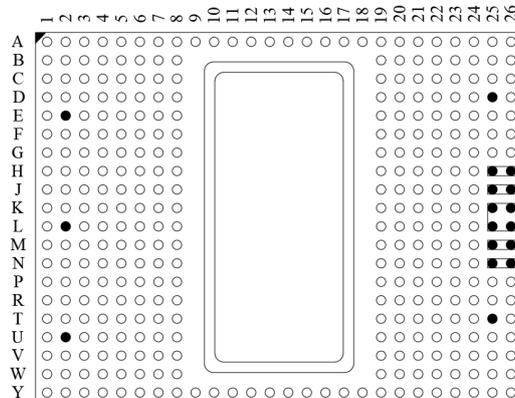
外形尺寸及压点排列图

外形尺寸如下图所示 (单位: mm)。



注：230313 表示检验批次识别代码，XXXX 表示模组编号。

压点排列如下图所示（顶层透视图，从顶层往下看）。



注：未标注引脚为 GND；

引脚	符号	属性	功能描述
U2	RF1	输入/输出	通道 1 射频收发端口
E2	RF2	输入/输出	通道 2 射频收发端口
T25	IF1	输入/输出	通道 1 中频收发端口
D25	IF2	输入/输出	通道 2 中频收发端口
L2	LO	输入	本振输入端口
M25,M26	TRT	输入	发射通道使能控制位
J25,J26	TRR	输入	接收通道使能控制位
N25,N26	V _{ee}	输入	-5V 电源
K25,K26,L25,L26	V _{cc}	输入	+5V 电源
H25,H26	TRL	输入	本振使能控制位
其它	GND	接地	地

注意事项

- 1) 模组需在洁净环境贴板焊接；
- 2) 模组底面采用 183°C 焊料（Sn63Pb37）焊接直径 400 μ m 高铅焊球；
- 3) 模组内部可承受 240°C 高温，推荐使用 Sn63Pb37 焊膏对模组进行 SMT 焊接，焊接完成后可进行喷淋清洗，不得使用超声清洗；若使用其他温度焊膏进行焊接，请咨询市场人员；
- 4) 贴装模组的电路板建议选择陶瓷热膨胀系数差别较小的板材进行设计，模组贴板后的返修，不适用红外加热方式返修；
- 5) 模组内部有静电敏感元件，在运输、存储过程中有专用防静电密封包装；模组贴板焊接时人员、设备需具备可靠的防静电措施，不得在没有防静电措施的条件下打开包装；模组的后续板级、系统级测试、使用，均应注意静电防护；
- 6) 模组发货时的防静电密封包装请到贴装使用时再拆除。拆除包装后未使用的模组需在干燥柜内保存并在 4 周内完成贴装使用；
- 7) RF1、RF2、IF1、IF2 端口内部无隔直电容，LO 端口内部有隔直电容；
- 8) 设计模组的应用电路时，需在模组供电引脚附近对地并联 0.01 μ F 和 1 μ F 的陶瓷滤波电容；
- 9) 有问题请及时与市场人员联系。